⑩ 日本国特許庁(JP)

⑩ 特 許 出 願 公 開

② 公 開 特 許 公 報 (A) 平2-54373

50Int. Cl. 5

庁内整理番号 識別記号

43公開 平成2年(1990)2月23日

G 06 F 15/62

3 2 0 K 8125-5B

審査請求 未請求 請求項の数 1 (全4頁)

会発明の名称

図形処理装置制御方式

②1)特 願 昭63-205790

②出 願 昭63(1988)8月19日

⑩発 明 者

清 宮 佐 知 子 東京都港区芝5丁目33番1号 日本電気株式会社内

日本電気株式会社 ⑪出 願 人

東京都港区芝5丁目33番1号

四代 理 人 弁理士 并出 直孝

明 細

1. 発明の名称 図形処理装置制御方式

2. 特許請求の範囲

1. 互いに異なる属性を有する複数個の図形処理 装置と、標準コマンドを出力する図形出力制御装 置とを備えた図形処理装置制御方式において、

上記各図形処理装置に対応する装置固有コマン ドが格納されたコマンドファイルと、

コマンド展開処理装置と

を備え、

上記コマンド展開処理装置は、

対象とする図形処理装置の指示および上記標準 コマンドを入力する命令制御部と、

この命令制御部の出力に基づいて上記コマンド ファイルに格納された上記指示された図形処理装 置の該当する装置固有コマンドを読出すファイル 制御部と、

上記標準コマンドをこの読出された装置固有コ マンドに変換するコマンド変換部と、

このコマンド変換部の出力を上記指示された図 形処理装置に与える出力制御部と

を含むことを特徴とする図形処理装置制御方式。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明は、情報処理装置の図形処理装置制御方 式に利用する。特に、異なる属性を持つ図形処理 装置を扱う装置別制御方式に関するものである。

〔概要〕

本発明は図形処理装置制御方式において、

複数個の図形処理装置に対応する装置固有コマ ンドをコマンドファイルに格納しておき、オペレ ータの対象とする図形処理装置の指示に基づいて コマンドファイルから指示された図形処理装置の 該当する装置固有コマンドを読出し、標準コマン ドを変換して指示された図形処理装置に与えるこ とにより、

異なる属性を持つ複数個の図形処理装置を意識 することなく、一つの図形出力制御装置で容易に 制御できるようにしたものである。

〔従来の技術〕

従来、図形処理制御方式は、対象となる図形処理装置ごとに、図形出力用の制御装置を必要としていた。

〔発明が解決しようとする問題点〕

しかし、このような従来例の図形処理装置制御 方式では、図形処理装置に固有となっているので、 図形処理装置ごとに図形出力制御装置を持たなければならない欠点があった。

本発明は上記の欠点を解決するもので、異なる 属性を持つ複数個の図形処理装置を意識すること なく、一つの図形出力制御装置で容易に制御でき る図形処理装置制御方式を提供することを目的と する。

[問題点を解決するための手段]

本発明は、図形処理装置制御方式において、各 図形処理装置に対応する装置固有コマンドが格納 されたコマンドファイルと、コマンド展開処理装置とを備え、上記コマンド展開処理装置は、対象とする図形処理装置の指示および標準コマンドを入力する命令制御部と、この命令制御部とは上記指示された図形処理装置の該当する装置固有コマンドを読出すファイル制御部と、標準コマンドを読出すファイル制御部と、標準コマンド変換部と、このコマンド変換部の出力をといる。 会社にとを特徴とする。

[作用]

コマンドファイルに各図形処理装置に対応する 装置固有コマンドを格納しておく。コマンド展開 処理装置の命令制御部はオペレータの対象とする 図形処理装置の指示および標準コマンドを入力す る。ファイル制御部は命令制御部の出力に基づい てコマンドファイルに格納された指定された図形 処理装置の該当する装置固有コマンドを読出す。 コマンド変換部は標準コマンドをこの読出された

装置固有コマンドに変換する。出力制御部はコマンド変換部の出力を指定された図形処理装置に与える。以上の動作により異なる属性を持つ複数個の図形処理装置を意識することなく、一つの図形出力装置で容易に制御できる。

〔寒 旒 例〕

本発明の実施例について図面を参照して説明する。第1図は本発明一実施例図形処理装置制御装置のブロック構成図である。第1図において、図形処理装置制御装置は、互いに異なる属性を有する複数個の図形処理装置30、~30、と、標準コマンドを出力する図形出力制御装置10とを備える。

ここで本発明の特徴とするところは、各図形処理装置30に対応する装置固有コマンドが装置ごとにそれぞれ格納されたコマンドファイル40。~40。と、コマンド展開処理装置20とを備え、コマンド展開処理装置20とを備え、コマンド展開処理装置20は、対象とする図形処理装置30の指示および上記標準コマンドを入力する命令制御部21と、命令制御部21の出力に基づいて上記コマンドファイル40に格納された上記指示された図形

処理装置30の該当する装置固有コマンドを読出すファイル制御部22と、上記標準コマンドをこの読出された装置固有コマンドに変換するコマンド変換部23と、コマンド変換部23の出力を上記指示された図形処理装置30に与える出力制御部24とを含むことにある。

このような構成の図形処理装置制御装置の動作 について説明する。第2図は本発明の図形処理装 置制御装置の動作を示すフローチャートである。

第1 図および第2 図において、命令制御部21では、オペレータより対象となる図形処理装置の指示を受取り(S1)、また図形出力制御装置10から標準コマンドを入力する(S2)。ファイル制御部22へどのコマンドファイル40を用いるか指示し、ファイル制御部22は、図形処理装置の指示および標準コマンドに基づいてコマンドで表出す(S3)。コマンド変換部23は、図形出力制御装置10より受取った標準コマンドを装置固有コマンドに変換し、出力制御部24へ渡す(S4)。出力制御部24では、

受取った装置固有コマンドを対象となる図形処理 装置30へ出力する(S 5)。標準コマンドがある 場合には(S 6)、ステップS 2 に戻り上述の動 作を繰返す。標準コマンドがない場合には(S 6)、 終了する。

第3図は本発明の図形処理装置制御装置のコマンドファイルのレコード形式を示す図である。第3図において、索引部51は、標準コマンドが格納されており、コマンドファイル40から該当する装置固有コマンドを検索するための索引(キー)とに該当する装置固有コマンドの個数を格納する。装置固有コマンドを格納する。パラメータ55は、装置固有コマンド53のパラメータ55を格納し、パラメータ数分格納される。

ここで本発明の実施例について詳細に説明する。 第4図は本発明の図形処理装置制御装置のコマン ドファイルのレコード内容を示す図である。いま コマンドファイル40, に図形処理装置30, の装置固有ファイルが格納され、またコマンドファイル40。に図形処理装置30。の装置固有コマンドが格納されているとする。

第1図および第4図において、二つの標準コマンド「LINE」(線を引く)と標準コマンド「ERAS」(画面を消去する)とを用いた図形出力制御装置10を、まず、図形処理装置30、を対象とし、次に図形処理装置30。を対象とする場合に、オペレータは初めに図形処理装置30、が対象である指示をコマンド展開処理装置20に与える。

コマンド展開処理装置20では、命令制御部21が 図形出力制御装置10より受取った標準コマンド「 LINE」を、図形処理装置30。の装置固有コマンドが格納されているコマンドファイル40。より 該当するレコードを検索する。検索結果である第 4図(a)に示すレコードを用いてコマンド変換部23がコマンド変換処理を行い、図形処理装置30。に コマンドの出力を行う。命令制御部21は、図形出 力制御装置10より次の標準コマンド「ERAS」

を受取り、同じコマンドファイル40, より該当するレコードを検索し、検索結果である第4図(c)に示すレコードを用いてコマンド変換処理を行い、図形処理装置30, にコマンドの出力を行う。

〔発明の効果〕

以上説明したように、本発明は、異なる属性を

持つ図形処理装置を意識することなく、一つの図 形出力用の制御装置で、容易に制御できる優れた 効果がある。

4. 図面の簡単な説明

第1図は本発明一実施例図形処理装置制御装置 のブロック構成図。

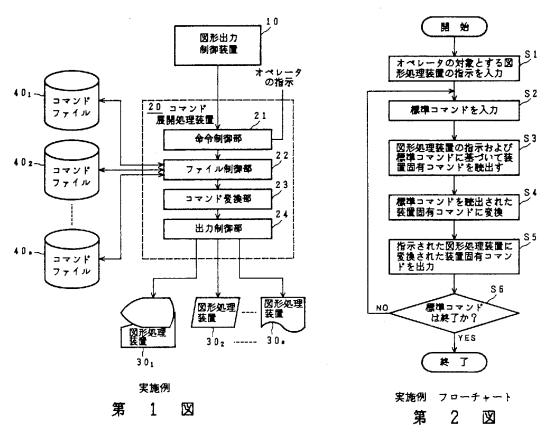
第2図は本発明の図形処理装置制御装置の動作 を示すフローチャート。

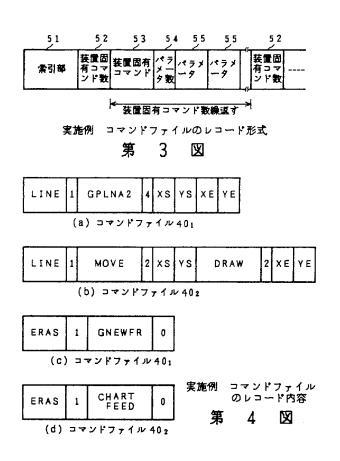
第3図は本発明の図形処理装置制御装置のコマンドファイルのレコード形式を示す図。

第4図は本発明の図形処理装置制御装置のコマンドファイルのレコード内容を示す図。

10… 図形出力制御装置、20…コマンド展開処理 装置、21…命令制御部、22…ファイル制御部、23 …コマンド変換部、24…出力制御部、30, ~30。 … 図形処理装置、40, ~40。…コマンドファイル、 51…索引部、52…装置固有コマンド数、53…装置 固有コマンド、54…パラメータ数、55…パラメータ。

> 特許出願人 日本電気株式会社 代理人 弁理士 井 出 直 孝





PAT-NO: JP402054373A

DOCUMENT-IDENTIFIER: JP 02054373 A

TITLE: CONTROL SYSTEM FOR GRAPHIC

PROCESSOR

PUBN-DATE: February 23, 1990

INVENTOR-INFORMATION:

NAME COUNTRY

KIYOMIYA, SACHIKO

ASSIGNEE-INFORMATION:

NAME COUNTRY

NEC CORP N/A

APPL-NO: JP63205790

APPL-DATE: August 19, 1988

INT-CL (IPC): G06F015/62

ABSTRACT:

PURPOSE: To easily control plural graphic processors with a single graphic output controller with no consciousness of the difference of those graphic processors by converting a standard command into a device proper command read out of a command file and applying the device proper command to the graphic processors.

CONSTITUTION: An instruction control part 21

receives an instruction from an operator for a subject graphic processor and inputs a standard command via a graphic output controller 10. An instruction is given to a file control part 22 for a specific command file 40 to be used. Then the part 22 reads a device proper command out of the file 40. A command converting part 23 converts the standard command into the device proper command and outputs it to a graphic processor 30. Then the action is repeated with presence of the standard command, while the operation is through with absence of the standard command.

COPYRIGHT: (C)1990, JPO&Japio